

11895P-00

2026

年度版

中小企業診断士

中小企業
診断士書籍

売上

NO.1

最速合格
のための
スピード
テキスト

5

経営情報システム

TAC中小企業診断士講座

合格に必要な知識をコンパクトに凝縮!

受験生から圧倒的サポートを得ている



定番テキスト!

TAC出版
TAC PUBLISHING Group

はしがき

「経営情報システム」は、情報技術を中心とした科目です。この科目は、得意不得意がはっきり分かれる科目のひとつです。実務で情報システムの構築などに携わっている方であれば、得意科目となると思われます。逆に、これまで一度も「情報技術」「情報処理」について学習したことのない、あるいは、携わったことのない方にとっては当初は苦手と感じてしまう科目だと思います。しかし、そのような方でも、暗記すべき事項を確実に押さえることができれば、本試験において十分に対応可能です。本書は、本試験で合格点を取るために作成されたものですので、本書に沿って学習を進めてください。

この科目で学習する領域は、大きく4つから構成されています。

- 情報技術に関する基礎的知識
- システム・ソフトウェア開発
- 経営情報管理
- 統計解析

このうち「経営情報管理」と「システム・ソフトウェア開発」の一部を除けば、1次試験対策としてのみ必要な知識領域です。1次試験はご存知のように「選択式」ですから「すでに示されている答えの中から適切なものを選択できれば」合格できます。解答を記述できるようになる必要はありません。また、2次試験対策として必要な知識領域は、「システムをどう活用するか」という観点からの用語や概念が中心ですから、技術的な内容ではありません。気を楽に持ちましょう。

特にこの領域を初めて学習する方は「試験対策なのだ」という割り切りを強く持って取り組むことが、この科目を苦手科目にしない最大のポイントです。

皆さんが本書を活用され、見事合格されることを祈念しています。

2025年11月
TAC中小企業診断士講座

本書の利用方法

本書は皆さんの学習上のストーリーを考えた構成となっています。テキストを漫然と読むだけでは、学習効果を得ることはできません。効果的な学習のためには、次の1～3の順で学習を進めるよう意識してください。

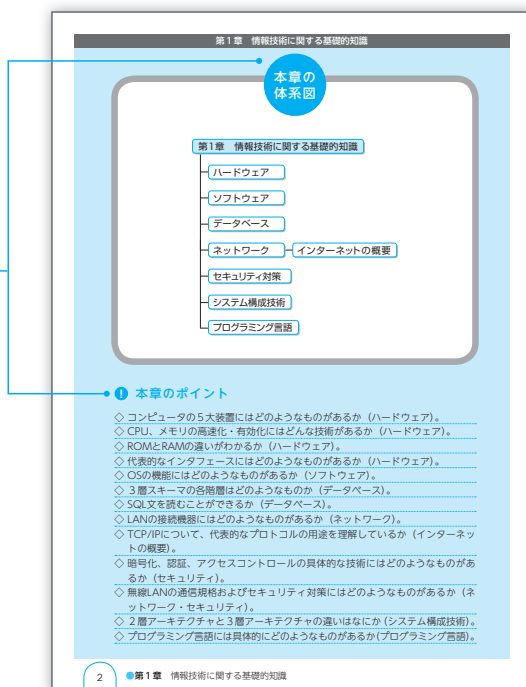
1. 全体像の把握：「科目全体の体系図」「本章の体系図」「本章のポイント」
2. インプット学習：「本文」
3. 本試験との関係確認：「設例」「出題領域表」

1. 全体像の把握

テキストの巻頭には「科目全体の体系図」を掲載しています。科目の学習に入る前に、まずこの体系図をじっくりと見てください。知らない単語・語句等もあると思いますが、この段階では「何を学ぼうとしているのか」を把握することが重要です。

また、各章の冒頭には「本章の体系図」を掲載しています。これから学習する内容の概略を把握してから、学習に入るようにしましょう。「本章の体系図」は、「科目全体の体系図」とリンクしていますので、科目全体のなかでの位置づけも確認してください。

まず、全体像を把握。



2. インプット学習

テキスト本文において、特に重要な語句については**太字**で表示しています。また、語句の定義を説明する部分については、色文字で表示をしています。復習時にサブノートやカードをつくる方は、これらの語句・説明部分を中心に行うとよいでしょう。

出題可能性や内容面など特に重要と考えられる箇所を示しています。

重要な語句は太字で表示しています。

用語に関する図表、解説が豊富です。

語句の定義を色文字で説明しています。

1 ハードウェア

3 記憶装置

コンピュータ内でデータの記憶を行う記憶装置の分類や機能などについて述べる。

① ▶ 半導体メモリ

記憶装置に用いられる代表的な素子として**半導体メモリ**がある。半導体メモリとは、半導体を用いた**記憶媒体**のことである。IC（集積回路）メモリともよばれる。電気を通しやすい導体と電気を通さない絶縁体の中間の電気伝導性をもつ物質のことを半導体という。

半導体メモリは、記憶の保持方法により**不揮発性メモリ**と**揮発性メモリ**に分かれる。不揮発性メモリとは、電源を切っても**記憶情報**を保持するメモリであり、主に補助記憶装置に利用される。一方、揮発性メモリとは、電源を切ると**記憶情報**が失われるメモリであり、主に主記憶装置に利用される。

図表 [1-1-10] 半導体メモリの分類

```
graph LR
    A[半導体メモリ] --> B[ROM<br/>(Read Only Memory: ROM)]
    A --> C[RAM<br/>(Random Access Memory: RAM)]
    B --> D[マスクROM]
    B --> E[PROM<br/>(Programmable ROM)]
    B --> F[EPROM<br/>(Erasable PROM)]
    B --> G[EEPROM<br/>(Electrically EPROM)]
    B --> H[フラッシュメモリ]
    C --> I[SRAM<br/>(Static RAM)]
    C --> J[DRAM<br/>(Dynamic RAM)]
```

① ROM (Read Only Memory)

ROMは、もともとは名前のとおり「読み出し専用」であったが、現在では、「書き換え可能なROM」も多くなっている。RAMと違って、電源を切ってもデータは消えない**不揮発性**の素子である。

② マスクROM

製造時に一度データを書き込むと、後から一切書き込みができないメモリである。

11

(5)

3. 本試験との関係確認

テキスト本文の欄外にある **R6 1** という表示は、令和6年度第1次試験第1問において、テキスト該当箇所の論点もしくは類似論点が出題されているということを意味しています。本試験ではどのように出題されているのか、テキスト掲載の

設 例 や過去問題集等で確認してみましょう。

1 ハードウェア

●トッチパネル..... R6 1

代表的なタッチパネルの方式には、抵抗膜方式（＝アナログ抵抗膜方式）と静電容量方式（＝アナログ容量結合方式）、赤外線方式（＝赤外線走査方式）がある。

抵抗膜方式は、銀行のATMや駅の券売機など、小型から中型の機器で幅広く使われている。一方、静電容量方式は、iPhoneやiPadに代表されるスマートフォンやタブレットなどに使用されている。赤外線方式は、デジタルサイネージや業務用ゲーム機器といった50インチ以上の大型の製品で使用されている。

印刷 [1-1-30] 代表的なタッチパネルの方式

項 目	抵抗膜方式	静電容量方式	赤外線方式
検出原理	透明電極を形成したフィルムとガラスをわずかな隙間を空けて貼り合わせた構造のタッチパネル。指でフィルム面を押すと、下面のガラス面の電極と接触して電流が流れ、それにより電圧変化を捉えてタッチ位置を検出する。	画面に指で触れると指先で触れた部分の表面電荷の変化を捉えて、タッチ位置を検出する。表面型と投影型がある。	タッチパネルの周囲に発光側と受光側の赤外線検出素子に対して配置し、ユーザが画面をタッチすることにより、タッチの縦横位置を検出する。
コスト	安価	高価	高価
透過率	低い（表示品質が低い）	高い	高い
耐久性	低い	高い	高い
耐衝撃性	低い	高い	高い
マルチタッチ（多点検出）	不可	可能	可能
タッチペン	利用可能	対応ペンが必要	利用可能
手袋	利用可能	電気を通す性質をもった繊維であれば利用可能	利用可能

設 例

次の記述の正誤を判定せよ。 (R6-1 改題)

a 静電容量方式は、指先で触れた部分で赤外線が遮られることで検出位置を検出する。

過去5年間における本試験（第1次試験）の出題実績です。

本試験ではどのように問われるのか確認しましょう。（過去問の表示がないものはTACのオリジナル問題です）

また、巻末の「**出題領域表**」は、本書の章立てに合わせて出題論点を一覧表にしたものです。頻出の論点がひと目でわかるので、効率的な学習が可能です。

出題領域表

	R3	R4
ハードウェア	インタフェース	
ソフトウェア	ソフトウェアの役割・機能 オープンソースソフトウェア	
データベース	データ分析 SQL	データベースの種類 データベースの種類
ネットワーク		無線通信技術
インターネットの概要		プロトコル IPアドレスとドメイン
セキュリティ対策	ユーザー認証 ゼロトラスト 情報セキュリティ5か条 テレワークセキュリティガイドライン	IDとパスワードの設定と管理 のあり方 デジタル署名
システム構成技術	SOA 障害対策の手法	性能を高める技術 システム評価
プログラミング言語	プログラミング言語の特徴 Python スクリプト言語	
開発方法論	モデリング技法 XPのプラクティス	クラス図の多態性 開発モデル
開発に関するガイドライン	共通フレーム2013	EVMS
経営とIT	DX推進ガイドライン	DXレポート リスクマネジメント
IT資産管理	IT資産管理	ITサービスマネジメント ITコンプライアンス

中小企業診断士試験の概要

中小企業診断士試験は、「第1次試験」と「第2次試験」の2段階で行われます。

第1次試験は、企業経営やコンサルティングに関する基本的な知識を問う試験であり、年齢や学歴などによる制限はなく、誰でも受験することができます。第1次試験に合格すると、第2次試験へと進みます。この第2次試験は、企業の問題点や改善点などに関して解答を行う記述式試験（筆記試験）と、面接試験（口述試験）が行われます（面接試験（口述試験）は令和8年度中小企業診断士試験より廃止）。

それぞれの試験概要は、以下のとおりです（令和7年度現在）。

第1次試験

【試験科目・形式】 7科目（8教科）・択一マークシート形式（四肢または五肢択一）

		試験科目	試験時間	配点
第1日目	午前	経済学・経済政策	60分	100点
		財務・会計	60分	100点
	午後	企業経営理論	90分	100点
		運営管理（オペレーション・マネジメント）	90分	100点
第2日目	午前	経営法務	60分	100点
		経営情報システム	60分	100点
	午後	中小企業経営・中小企業政策	90分	100点

※中小企業経営と中小企業政策は、90分間で両方の教科を解答します。

※公認会計士や税理士といった資格試験の合格者については、申請により試験科目の一部免除が認められています。

【受験資格】

年齢・学歴による制限なし

【実施地区】

札幌・仙台・東京・名古屋・金沢・大阪・広島・四国（松山）・福岡・那覇

【合格基準】

(1)総点数による基準

総点数の60%以上であって、かつ1科目でも満点の40%未満のないことを基準とし、試験委員会が相当と認めた得点比率とする。

(2)科目ごとによる基準

満点の60%を基準とし、試験委員会が相当と認めた得点比率とする。

※一部の科目のみに合格した場合には、翌年度および翌々年度の、第1次試験受験の際に、申請により当該科目が免除されます（合格実績は最初の年を含めて、3年間有効となる）。

※最終的に、7科目すべての科目に合格すれば、第1次試験合格となり、第2次試験を受験することができます。

【試験案内・申込書類の配布期間、申込手続き】

例年5月中旬から6月上旬（令和7年度は4/24～5/28）

【試験日】 例年8月上旬の土日2日間（令和7年度は8/2・3）

【合格発表】 例年9月上旬（令和7年度は9/2）

【合格の有効期間】

第1次試験合格（全科目合格）の有効期間は2年間（翌年度まで）有効。

第1次試験合格までの、科目合格の有効期間は3年間（翌々年度まで）有効。

！ 第1次試験のポイント

- ①全7科目（8教科）を2日間で実施する試験である
- ②科目合格制が採られており基本的な受験スタイルとしては7科目一括合格を目指す、必ずしもそうでなくてもよい（ただし、科目合格には期限がある）

第2次試験《筆記試験》

【試験科目】 4科目・各設問15～200文字程度の記述式

試験科目		試験時間	配点
午前	中小企業の診断及び助言に関する実務の事例Ⅰ	80分	100点
	中小企業の診断及び助言に関する実務の事例Ⅱ	80分	100点
午後	中小企業の診断及び助言に関する実務の事例Ⅲ	80分	100点
	中小企業の診断及び助言に関する実務の事例Ⅳ	80分	100点

【受験資格】

第1次試験合格者

※第1次試験全科目合格年度とその翌年度に限り有効です。

※平成12年度以前の第1次試験合格者で、平成13年度以降の第2次試験を受験していない場合は、1回に限り有効です。

【実施地区】

札幌・仙台・東京・名古屋・大阪・広島・福岡

【試験案内・申込書類の配布期間、申込手続き】

例年8月下旬から9月中旬（令和7年度は9/2～9/22）

【試験日】 例年10月下旬の日曜日（令和7年度は10/26）

【合格発表】 例年12月上旬（令和7年度は令和8年1/14）

！ 第2次試験のポイント

- ① 4科目、記述式の試験である
- ② 基本的な学習内容としては1次試験の延長線上にあるが、より実務的な事例による出題となる

【備考】実務補習について

中小企業診断士の登録にあたっては、第2次試験に合格後3年以内に、「診断実務に15日以上従事」するか、「実務補習を15日以上受ける」ことが必要となります。

この診断実務への従事、または実務補習を修了し、経済産業省に登録申請することで、中小企業診断士として登録証の交付を受けることができます。

中小企業診断士試験に関するお問合せは

一般社団法人 日本中小企業診断士協会連合会（試験係）

〒104-0061 東京都中央区銀座1-14-11 銀松ビル5階

ホームページ <https://www.jf-cmca.jp/>

TEL 03-3563-0851 FAX 03-3567-5927

経営情報システムを学習するにあたってのポイント

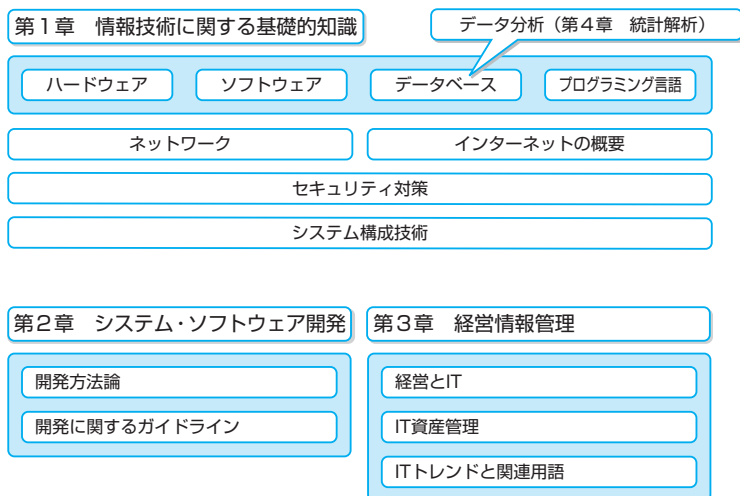
情報技術は、常に進化を遂げています。その進化に伴い、新しい情報技術に関する用語が誕生しています。これらの用語は、すべてではありませんが、本試験でも出題される傾向にあります。このような新しい用語を覚えようとしてもきりがないことはいうまでもありません。大切なことは、毎年出題される領域の中にも、基礎的な領域があり、その部分で確実に点を取ることでさえできれば、合格に近づく可能性が高いということです。すべての論点を押さえるのには限界があるわけですから、頻度の高い領域の用語を確実に覚え、枝葉の領域については、可能な限り覚えるというメリハリのある学習が望まれます。

また、2次試験においては、情報技術の詳細な知識は一切必要ありません。情報システムがこういった場面で活用されるのかイメージできていれば十分です。

(補 足)

暗記すべきことは早めに暗記してください。試験直前になって暗記する方もいますが、中小企業診断士試験はこの科目だけではありません。比較的時間に余裕のある時期に用語を覚えられただけ覚えてしまってください。忘れては覚える、また忘れては覚えるの繰り返しで定着していきます。

経営情報システム 体系図



C O N T E N T S

第1章 情報技術に関する基礎的知識

1	ハードウェア	3
1	コンピュータの5大装置	4
2	CPU (Central Processing Unit : 中央演算処理装置)	6
3	記憶装置	11
4	入力装置	24
5	出力装置	28
6	インタフェース	30
2	ソフトウェア	36
1	システムソフトウェア	37
2	応用ソフトウェア (アプリケーションソフトウェア)	41
3	デバイスドライバとファームウェア	48
4	ファイル	51
5	データ形式	53
3	データベース	57
1	データベースの種類	57
2	DBMS	62
3	SQL (Structured Query Language)	73
4	正規化	91
5	データ分析の技術	100
4	ネットワーク	108
1	コンピュータネットワークの種類	108
2	LAN のトポロジと接続媒体	109
3	LAN のアクセス制御方式	111
4	LAN の接続機器	113
5	無線 LAN	117
6	WAN の通信方式	121
5	インターネットの概要	125
1	インターネット接続サービス	125
2	インターネット接続の仕組み	127
3	TCP/IP (Transmission Control Protocol/Internet Protocol)	136
4	インターネットで利用される技術	150

6	セキュリティ対策	153
1	暗号化	154
2	認 証	158
3	アクセスコントロール	167
4	無線 LAN のセキュリティ対策	172
5	セキュリティに関するその他の用語	176
7	システム構成技術	178
1	システムの処理形態	178
2	クライアントサーバシステムの構成技術	182
3	Web アプリケーションの構成技術	184
4	システムの評価	189
5	障害対策の手法	195
6	システム構成技術に関するその他の用語	203
8	プログラミング言語	205
1	低水準言語と高水準言語	205
2	スクリプト言語	210
3	マークアップ言語	213
4	言語プロセッサ	216
5	プログラム実行の手順	218
6	プログラミング言語に関するその他の用語	219

第2章 システム・ソフトウェア開発

1	開発方法論	223
1	システム開発の関係者	223
2	開発工程	224
3	開発モデル	227
4	開発アプローチ	238
5	モデリング技法	238
6	テスト方法	247
7	システム開発に関するその他の用語	255
2	開発に関するガイドライン	259
1	システム開発見積り関連	259
2	プロジェクト進捗管理	262

第3章 経営情報管理

1 経営と IT	271
① 情報システムの変遷	271
② IT 戦略	272
③ IT 投資管理	275
④ IT リスク管理	277
⑤ IT 組織・人材育成	279
2 IT 資産管理	282
① IT サービスマネジメント	282
② IT アウトソーシング (ITO : Information Technology Outsourcing)	285
③ クラウドコンピューティング	286
④ エッジコンピューティング	296
3 IT トrendと関連用語	298
① IT トrendと関連用語	298

第4章 統計解析

1 統計解析	323
① 統計の基本的知識	323
② 検 定	326
③ 多変量解析	334
出題領域表	336
参考文献一覧	340
索 引	342

本書に記載されている会社名または製品名は、一般に各社の商標または登録商標です。
なお、本書では、各商標または登録商標については®およびTMを明記していません。

第1章

情報技術に関する基礎的知識

Registered Management Consultant

本章の
体系図

第1章 情報技術に関する基礎的知識

ハードウェア

ソフトウェア

データベース

ネットワーク

インターネットの概要

セキュリティ対策

システム構成技術

プログラミング言語

! 本章のポイント

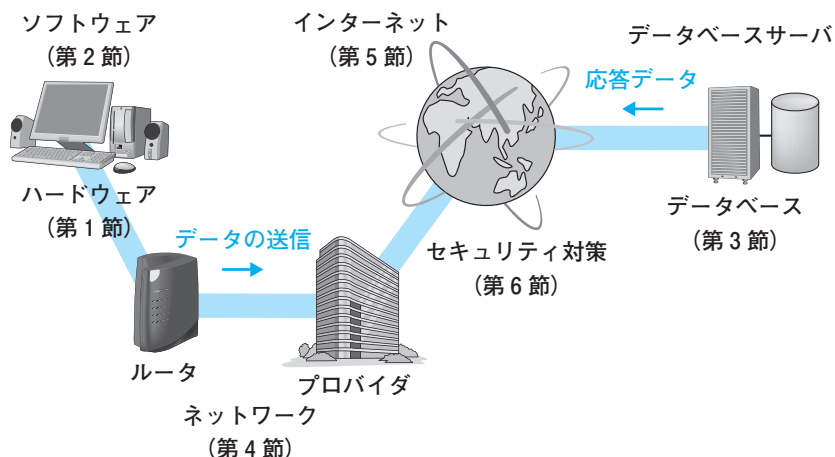
- ◇ コンピュータの5大装置にはどのようなものがあるか（ハードウェア）。
- ◇ CPU、メモリの高速化・有効化にはどんな技術があるか（ハードウェア）。
- ◇ ROMとRAMの違いがわかるか（ハードウェア）。
- ◇ 代表的なインタフェースにはどのようなものがあるか（ハードウェア）。
- ◇ OSの機能にはどのようなものがあるか（ソフトウェア）。
- ◇ 3層スキーマの各階層はどのようなものか（データベース）。
- ◇ SQL文を読むことができるか（データベース）。
- ◇ LANの接続機器にはどのようなものがあるか（ネットワーク）。
- ◇ TCP/IPについて、代表的なプロトコルの用途を理解しているか（インターネットの概要）。
- ◇ 暗号化、認証、アクセスコントロールの具体的な技術にはどのようなものがあるか（セキュリティ）。
- ◇ 無線LANの通信規格およびセキュリティ対策にはどのようなものがあるか（ネットワーク・セキュリティ）。
- ◇ 2層アーキテクチャと3層アーキテクチャの違いはなにか（システム構成技術）。
- ◇ プログラミング言語には具体的にどのようなものがあるか（プログラミング言語）。

1 ハードウェア

インターネットを利用する場面を考える。自宅や学校、会社からインターネットに接続して、ホームページを閲覧したり、電子メールのやり取りをするなどがある。インターネットを利用しているときは、通信回線を使って他のコンピュータと相互にデータのやり取りを行っている。そして、それぞれのコンピュータの中では、メールソフトやホームページ閲覧ソフト（Webブラウザ）などのアプリケーションソフトウェアが実行される。そのソフトウェアのプログラムの命令に従って処理を実行しているのは、コンピュータの機械の部分、つまりハードウェアである。

また、インターネット上で株式の取引などを行ったとすれば、アクセスする証券会社は、ユーザの情報をデータベース上で管理する。個人の情報や取引の情報は第三者に盗まれたり破損されたりすることがあってはならない。よって、セキュリティの確保が重要となる。

図表 [1-1-1] 情報技術の全体像

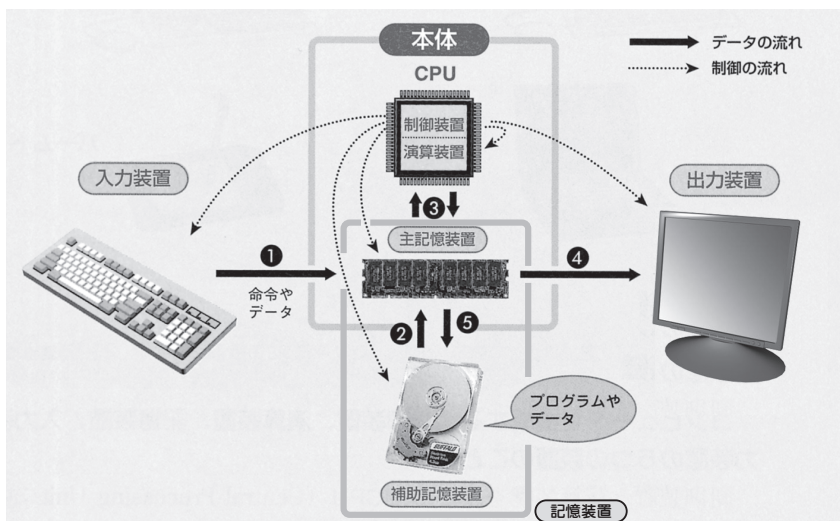


ハードウェアとは、コンピュータを構成している電子回路や周辺機器などの物理的実体、いい換えれば機械そのもののことである。ここでは、コンピュータの処理装置であるCPU（Central Processing Unit：中央演算処理装置）、コンピュータが扱うデータを保存する記憶装置、装置と装置（あるいは装置とユーザ）を結ぶインタフェースなどについて学習する。

1 コンピュータの5大装置

コンピュータには図表1-1-2に示す5つの装置がある。コンピュータはこれらの5つの装置を使って情報処理を行っている。コンピュータは一見すると複雑そうであるが、指示を入力してその処理（演算）を実行し、その結果を出力（表示）するといった画一的な動作をしているにすぎない。

図表 [1-1-2] 5大装置

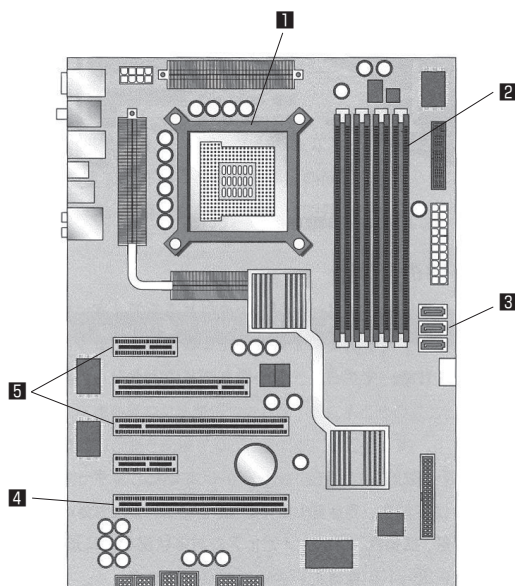
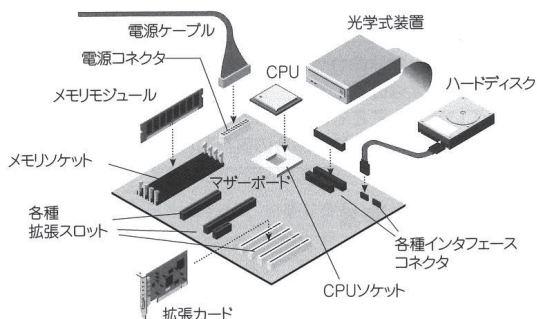


- ① 入力装置からデータを主記憶装置に入力する。
- ② 補助記憶装置に記憶されているデータを主記憶装置に読み込む。
- ③ 主記憶装置に記憶されているデータをCPUが読み込み、処理して、処理結果を主記憶装置に書き込む。
- ④ 主記憶装置に記憶されている処理結果を出力装置に出力する。
- ⑤ 主記憶装置に記憶されている処理結果を補助記憶装置に書き込む。

1▶ マザーボード.....

マザーボードとは、CPUや記憶装置などの部品を装着する基板のことである。マザーボードはCPUや記憶装置など、装置間のデータ転送などを制御する役割を担っている。

図表 [1-1-3] マザーボード



1 CPUソケット

CPUを接続するためのソケット。CPUの製造メーカーごとに規格が異なる。

2 メモリソケット

メモリモジュール（主記憶）を接続するためのソケット。同一規格のメモリを複数枚接続しデータ処理の高速化を図る技術がある。また、メモリモジュールは拡張メモリ、増設メモリなどともよばれる。

3 シリアルATA (SATA)

ATA対応ハードディスクなどを接続する。

4 PCIスロット

拡張カードを接続するためのスロット。

5 PCI Expressスロット

PCIの後継規格でビデオカード（グラフィックボード）などの拡張カードを接続するためのスロット。

2 CPU (Central Processing Unit : 中央演算処理装置)

コンピュータの頭脳であるCPUの機能や特徴などについて述べる。

図表 [1-1-4] CPU

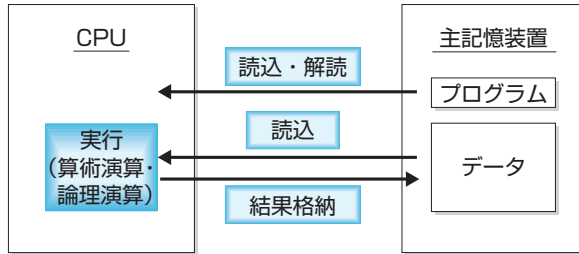


1 ▶ CPUの機能.....

CPUは、コンピュータの主要構成要素のひとつであり、**演算機能**と**制御機能**をもつ。

CPUの中には「命令読込」「命令解読（解釈）」などを行う箇所がある。命令とは、「足し算や引き算を行え」などコンピュータに対して動作を指示するものである。この命令の集まりがプログラムである。プログラムは補助記憶装置から主記憶装置に読み込まれ、CPUはプログラムの中から命令を読み込み、それを解釈し、実行し結果を格納する。

図表 [1-1-5] CPUの機能



1 制御機能

主記憶（記憶装置）から命令を取り出し、解読、実行および入力装置、出力装置の制御を行う。

2 演算機能

データの算術演算や論理演算を行う機能である。論理演算とは、AND（論理積）、OR（論理和）などのことである。

2▶CPUの処理能力を評価する指標.....

CPUの処理能力を評価する代表的な指標を以下に示す。

1 クロック周波数

CPUは、水晶など安定した基準パルス発生器が発生するクロックパルスに合わせて作動している。この周波数を**クロック周波数（内部クロック周波数）**とよび、単位は〔Hz〕で表される。クロック周波数はCPUが作動する基本のリズムのようなものであり、値が大きいほど高速になる。

一方、CPUと主記憶装置などを結ぶ伝送路（バス）の動作周波数を**外部クロック周波数**という。こちらも値が大きいほどデータの転送速度が高速になる。

2 CPI（Cycles Per Instruction）

1 命令を実行する際に必要となる平均のクロック周期数を表したもの。値が小さいほど演算処理速度が速い。なお、クロック周期とは1クロックあたりの時間を意味する。

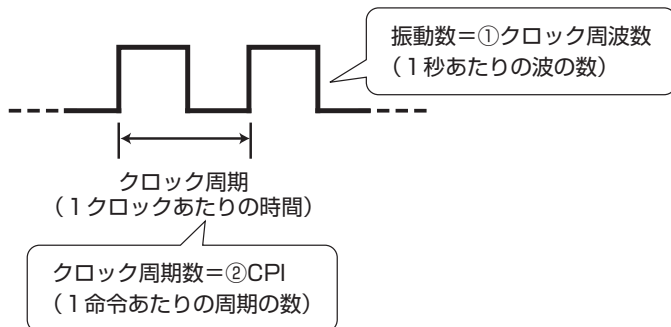
3 MIPS（Million Instructions Per Second）

1 秒間に実行できる命令（Instruction）数を百万単位で表したもの。1 MIPSは「1秒間に100万命令実行できる」性能を意味する。

4 FLOPS (Floating point Operations Per Second)

1秒間に実行できる浮動小数点演算の数を表したもの。浮動小数点演算は、主に科学技術計算で用いられる。たとえば1 GFLOPSは「1秒間に10億回の浮動小数点演算が実行できる」性能ということを表す。

図表 [1-1-6] クロック周波数とCPI



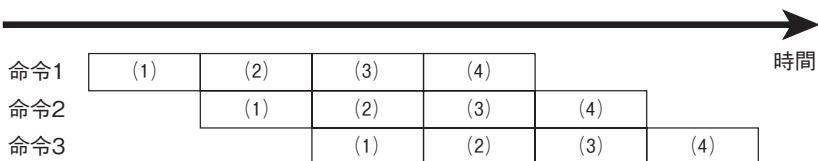
3 ▶ 高速化技術.....

CPUの代表的な高速化技術を以下に示す。

1 パイプライン制御

CPUは(1)命令読込、(2)解釈、(3)実行、(4)結果格納、といった手順で作業を行っている。通常は順に実行されるが、これを並行処理することによって高速化を図るのがパイプライン制御である。

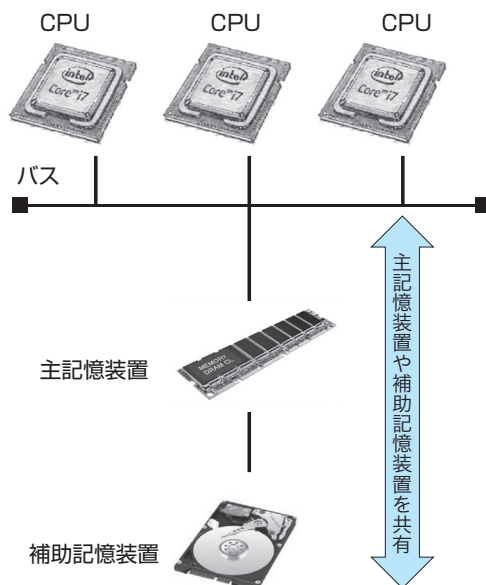
図表 [1-1-7] パイプライン制御



2 マルチプロセッサ

複数の処理装置 (CPU) で、主記憶装置と補助記憶装置を共有することにより、並列処理を可能にしたシステム構成である。

図表 [1-1-8] マルチプロセッサ



3 マルチコアCPU

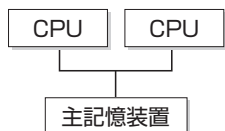
1つのCPUに2つ以上のコアプロセッサ（中枢機構）を集積したCPUである。シングルコアCPUは、1つのCPUでプロセス（コンピュータの処理単位）を同時に1つしか処理できないのに対し、マルチコアCPUは、1つのCPUで2つ以上のプロセスを処理できる。1台のコンピュータに2つ以上のCPUを搭載する**マルチプロセッサ**構成とほぼ同じ性能になる。

CPU製造者（米インテル社など）は、クロック周波数の高速化により処理能力の向上を目指していたが、近年はコアプロセッサ数を増やすことにより処理能力の向上を図っている。

① デュアルコアCPU

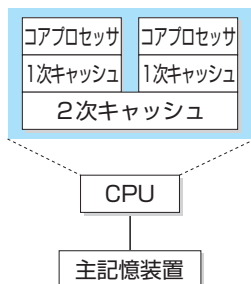
1つのCPUに2つのコアプロセッサを搭載したCPUである。

デュアルプロセッサ



マザーボード上に2つの
CPUを搭載している

デュアルコア CPU



CPU内に2つのコアを搭載
2次キャッシュを共有する場合もある

② クアッドコアCPU

4つのコアプロセッサを搭載したCPUである。

③ ヘキサコアCPU

6つのコアプロセッサを搭載したCPUである。ヘキサコアの「ヘキサ」(Hexa)は「6」を意味する。

④ オクタコアCPU

8つのコアプロセッサを搭載したCPUである。オクタコアの「オクタ」(Octa)は「8」を意味する。

⑤ デカコアCPU

10個のコアプロセッサを搭載したCPUである。デカコアの「デカ」(Deca)は「10」を意味する。

⑥ ドデカコアCPU

12個のコアプロセッサを搭載したCPUである。ドデカコアの「ドデカ」(Dodeca)は「12」を意味する。

中小企業診断士 2026年度版
最速合格のためのスピードテキスト 5 経営情報システム

発行日 2025 年 12 月 20 日

初版発行

編著者 TAC株式会社 (中小企業診断士講座)

発行者 多田敏男

発行所 TAC株式会社 出版事業部 (TAC出版)

〒101-8383 東京都千代田区神田三崎町3-2-18

電話 (営業) 03-5276-9492

FAX 03-5276-9674

<https://bookstore.tac-school.co.jp/>

© TAC 2025

管理コード 11895P-00

〈ご注意〉

本書は、「著作権法」によって、著作権等の権利が保護されている著作物です。本書の全部または一部につき、無断で複製(コピー)、転載、改ざん、公衆送信(ホームページなどに掲載すること(送信可能化)を含む)されると、著作権等の権利侵害となります。上記のような使い方をされる場合、および本書を使用して講義・セミナー等を実施する場合には、小社宛許諾を求めてください。